



Warszawa, dnia 25 czerwca 2021 roku

Dotyczy: Konkursu ofert na: „wykonanie badania eksperymentalnego i potwierdzenie realizowalności koncepcji technologicznej APRS (komponent Akceleratora Przetwarzania Ruchu Sieciowego) w technologii FPGA, w ramach projektu pt. „SDNcore – wysokowydajna i skalowalna programowalna platforma agregująca ruch sieciowy” (Umowa o dofinansowanie nr: MAZOWSZE\0003\19-00 z dnia 30.12.2019) współfinansowanego przez Narodowe Centrum Badań i Rozwoju (ul. Nowogrodzka 47a, 00-695 Warszawa) w ramach programu „Ścieżka dla Mazowsza”. Okres realizacji projektu: 01.05.2020 – 30.04.2023. Konkurs Ofert nr 9/2021”

INFORMACJA O WYBORZE NAJKORZYSTNIEJSZEJ OFERTY

Spółka pod nazwą EXATEL S.A. z siedzibą w Warszawie ul. Perkuna 47 (dalej „Zamawiający”) informuje, że dokonała wyboru, jako najkorzystniejszej oferty złożonej przez:

Fastlogic Sp. z o.o.
ul. Radwańska 56/2, 93-574 Łódź

Uzasadnienie wyboru:

Zamawiający wybrał niniejszą ofertę, gdyż uzyskała ona maksymalną ilość punktów w kryterium oceny ofert Cena – 100%

Zamawiający jednocześnie informuje, że w niniejszym Konkursie wpłynęły następujące oferty, które uzyskały punktację:

1. Fastlogic Sp. z o.o. - 100 pkt.
-